**《EDA技术》实验教学计划**

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **序号** | **实验项目** | **课程名称** | **周次** | **星期** | **时间** | **班级** | **楼宇名称** | **具体地点** | **指导**  **老师** |
| 1 | 1位全加器原理图输入设计实验 | EDA技术 | 5 | 五 | 13:30-15:00 | 物联网151 | 文约楼 | 510 | 范伟伟 |
| 2 | 两位十进制频率计原理图输入设计实验 | EDA技术 | 6 | 五 | 13:30-15:00 | 物联网151 | 文约楼 | 510 | 范伟伟 |
| 3 | 1位全加器VHDL文本输入设计实验 | EDA技术 | 10 | 三 | 10:30-12:00 | 物联网151 | 文约楼 | 510 | 范伟伟 |
| 4 | 含异步清0和同步时钟使能的4位加法计数器实验 | EDA技术 | 13 | 五 | 13:30-15:00 | 物联网151 | 文约楼 | 510 | 范伟伟 |