**《数字逻辑设计》实验教学计划**

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **序号** | **实验项目** | **课程名称** | **周次** | **星期** | **时间** | **班级** | **楼宇名称** | **具体地点** | **指导**  **老师** |
| 1 | 实验1 用与非门设计异或门 | 数字逻辑设计 | 10 | 二 | 8:00-9:35 | 计算机171/172 | 文约楼 | 509 | 苏兵 |
| 2 | 实验2 用与非门设计三人表决器 | 数字逻辑设计 | 12 | 二 | 8:00-9:35 | 计算机171/172 | 文约楼 | 509 | 苏兵 |
| 3 | 实验3 计数器实验 | 数字逻辑设计 | 14 | 二 | 8:00-9:35 | 计算机171/172 | 文约楼 | 509 | 苏兵 |
| 4 | 实验4 多路选择器的VHDL输入实验 | 数字逻辑设计 | 16 | 二 | 8:00-9:35 | 计算机171/172 | 文约楼 | 509 | 苏兵 |