**《计算机组成原理》实验教学计划**

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **序号** | **实验项目** | **课程名称** | **周次** | **星期** | **时间** | **班级** | **楼宇名称** | **具体地点** | **指导**  **老师** |
| 1 | 实验一、寄存器实验 | 计算机组成原理 | 8 | 二 | 13:30-15:00 | 计算机15（3+2） | 文约楼 | 207 | 庄丽华 |
| 2 | 实验二、 运算器组成实验 | 计算机组成原理 | 10 | 二 | 13:30-15:00 | 计算机15（3+2） | 文约楼 | 207 | 庄丽华 |
| 3 | 实验三、双端口存储器原理实验 | 计算机组成原理 | 11 | 二 | 13:30-15:00 | 计算机15（3+2） | 文约楼 | 207 | 庄丽华 |
| 4 | 实验四、数据通路组成实验（1） | 计算机组成原理 | 12 | 二 | 13:30-15:00 | 计算机15（3+2） | 文约楼 | 207 | 庄丽华 |
| 5 | 实验五、数据通路组成实验（2） | 计算机组成原理 | 13 | 二 | 13:30-15:00 | 计算机15（3+2） | 文约楼 | 207 | 庄丽华 |
| 6 | 实验六 微程序控制器组成实验 | 计算机组成原理 | 14 | 二 | 13:30-15:00 | 计算机15（3+2） | 文约楼 | 207 | 庄丽华 |
| 7 | 实验七 CPU组成与机器指令执行实验 | 计算机组成原理 | 15 | 二 | 13:30-15:00 | 计算机15（3+2） | 文约楼 | 207 | 庄丽华 |
| 8 | 实验八 中断原理实验 | 计算机组成原理 | 16 | 二 | 13:30-15:00 | 计算机15（3+2） | 文约楼 | 207 | 庄丽华 |